

Министерство науки и высшего образования РФ
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Национальный исследовательский университет «МЭИ»

Направление подготовки/специальность: 09.03.01 Информатика и вычислительная техника

Наименование образовательной программы: Технологии разработки программного обеспечения

Уровень образования: высшее образование - бакалавриат

Форма обучения: Заочная

Рабочая программа дисциплины
ОСНОВЫ ТЕОРИИ ВЫЧИСЛИТЕЛЬНЫХ СИСТЕМ

Блок:	Блок 1 «Дисциплины (модули)»
Часть образовательной программы:	Часть, формируемая участниками образовательных отношений
№ дисциплины по учебному плану:	Б1.Ч.01.11
Трудоемкость в зачетных единицах:	7 семестр - 3;
Часов (всего) по учебному плану:	108 часов
Лекции	7 семестр - 4 часа;
Практические занятия	7 семестр - 4 часа;
Лабораторные работы	не предусмотрено учебным планом
Консультации	7 семестр - 2 часа;
Самостоятельная работа	7 семестр - 96,8 часа;
в том числе на КП/КР	не предусмотрено учебным планом
Иная контактная работа	7 семестр - 0,9 часа;
включая:	
Контрольная работа	
Промежуточная аттестация:	
Зачет с оценкой	7 семестр - 0,3 часа;

Москва 2025

ПРОГРАММУ СОСТАВИЛ:

Преподаватель

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Аляева Ю.В.
	Идентификатор	Rf7e35b26-AllayevaYV-24341b90

Ю.В. Аляева

СОГЛАСОВАНО:

Руководитель
образовательной программы

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Вишняков С.В.
	Идентификатор	R35b26072-VishniakovSV-02810d9

С.В. Вишняков

Заведующий выпускающей
кафедрой

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Вишняков С.В.
	Идентификатор	R35b26072-VishniakovSV-02810d9

С.В. Вишняков

1. ЦЕЛИ И ЗАДАЧИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Цель освоения дисциплины: приобретение навыков и знаний в области основ теории вычислительных систем.

Задачи дисциплины

- изучение базовых понятий вычислительной техники;
- изучение основных принципов, которые заложены в вычислительные системы;
- изучение механизмов выполнения арифметических операций;
- освоение методов синтеза абстрактных автоматов.

Формируемые у обучающегося **компетенции** и запланированные **результаты обучения** по дисциплине, соотнесенные с **индикаторами достижения компетенций**:

Код и наименование компетенции	Код и наименование индикатора достижения компетенции	Запланированные результаты обучения
РПК-1 Способен принимать участие в концептуальном, функциональном и логическом проектировании компьютерных систем	ИД-1 _{РПК-1} Демонстрирует знание принципов проектирования ЭВМ, микропроцессорных систем и вычислительных систем различного назначения	знать: - Основные понятия и терминологию основ теории вычислительных систем. Формы представления чисел в ЭВМ. уметь: - Синтезировать конечные автоматы по регулярным выражениям и описывать их поведение, используя терминологию теории автоматов.; - Выполнять арифметические операции, понимая основы машинного представления чисел..

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ ВО

Дисциплина относится к основной профессиональной образовательной программе Технологии разработки программного обеспечения (далее – ОПОП), направления подготовки 09.03.01 Информатика и вычислительная техника, уровень образования: высшее образование - бакалавриат.

Базируется на уровне среднего общего образования.

Результаты обучения, полученные при освоении дисциплины, необходимы при выполнении выпускной квалификационной работы.

3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

3.1 Структура дисциплины

Общая трудоемкость дисциплины составляет 3 зачетных единицы, 108 часов.

№ п/п	Разделы/темы дисциплины/формы промежуточной аттестации	Всего часов на раздел	Семестр	Распределение трудоемкости раздела (в часах) по видам учебной работы										Содержание самостоятельной работы/ методические указания
				Контактная работа							СР			
				Лек	Лаб	Пр	Консультация		ИКР		ПА	Работа в семестре	Подготовка к аттестации /контроль	
КПР	ГК	ИККП	ТК											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	Введение в вычислительные системы. Внутрипроцессорный параллелизм	18.6	7	1.0	-	1.0	-	0.4	-	0.2	-	16	-	<p><u>Подготовка к текущему контролю:</u> Повторение практического материала по разделу "Раздел 1.1 Неймановская концепция и её развитие. Системы счисления и коды. Преобразование чисел. Диапазон представления чисел. Двоично-десятичные системы счисления. Формы представления данных в ЭВМ. Точность представления данных" и подготовка к тесту</p> <p><u>Самостоятельное изучение теоретического материала:</u> Изучение дополнительного материала по разделу "Раздел 1.1 Неймановская концепция и её развитие. Системы счисления и коды. Преобразование чисел. Диапазон представления чисел. Двоично-десятичные системы счисления. Формы представления данных в ЭВМ. Точность представления данных"</p> <p><u>Изучение материалов литературных источников:</u> [3], 16-46, 60-103 [4], 3-52</p>
1.1	Неймановская ЭВМ. Системы счисления и коды	9.3		0.5	-	0.5	-	0.2	-	0.1	-	8	-	
1.2	Фиксированная и плавающая запятая	9.3		0.5	-	0.5	-	0.2	-	0.1	-	8	-	
2	Сопроцессоры. Мультипроцессоры. Распределенные вычислительные системы	18.6		1.0	-	1.0	-	0.4	-	0.2	-	16	-	<p><u>Подготовка к текущему контролю:</u> Повторение практического материала по разделу "Раздел 1.2 Основы построения арифметических процессоров. Машинная арифметика. Способы ускорения</p>

2.1	Булева алгебра. Аппаратная поддержка	9.3	0.5	-	0.5	-	0.2	-	0.1	-	8	-	арифметических операции" и подготовка к тесту <u>Самостоятельное изучение теоретического материала:</u> Изучение дополнительного материала по разделу "Раздел 1.2 Основы построения арифметических процессоров. Машинная арифметика. Способы ускорения арифметических операций" <u>Изучение материалов литературных источников:</u> [1], 1-28
2.2	Способы ускорения арифметических операций	9.3	0.5	-	0.5	-	0.2	-	0.1	-	8	-	
3	Многоуровневая компьютерная организация. Развитие компьютерной архитектуры. Семейства компьютеров. Вычислительная инфраструктура СГАУ	52.6	2.0	-	2.0	-	1.0	-	0.5	-	47.1	-	<u>Подготовка к текущему контролю:</u> Повторение практического материала по разделу "Раздел 1.3 Абстрактная теория автоматов" и подготовка к тесту <u>Самостоятельное изучение теоретического материала:</u> Изучение дополнительного материала по разделу "Раздел 1.3 Абстрактная теория автоматов" <u>Изучение материалов литературных источников:</u> [2], 7-31, 45-53
3.1	Автоматы и их эквивалентность	9.9	0.3	-	0.3	-	0.2	-	0.1	-	9	-	
3.2	Минимизация автоматов	9.9	0.3	-	0.3	-	0.2	-	0.1	-	9	-	
3.3	Регулярные выражения	10.1	0.4	-	0.4	-	0.2	-	0.1	-	9	-	
3.4	Поведенческий подход	11.4	0.5	-	0.5	-	0.2	-	0.1	-	10.1	-	
3.5	Структурный синтез	11.3	0.5	-	0.5	-	0.2	-	0.1	-	10	-	
	Зачет с оценкой	18.2	-	-	-	-	0.2	-	-	0.3	-	17.7	
	Всего за семестр	108.0	4.0	-	4.0	-	2.0	-	0.9	0.3	79.1	17.7	
	Итого за семестр	108.0	4.0	-	4.0		2.0		0.9	0.3	96.8		

Примечание: Лек – лекции; Лаб – лабораторные работы; Пр – практические занятия; КПП – аудиторные консультации по курсовым проектам/работам; ИККП – индивидуальные консультации по курсовым проектам/работам; ГК- групповые консультации по разделам дисциплины; СР – самостоятельная работа студента; ИКР – иная контактная работа; ТК – текущий контроль; ПА – промежуточная аттестация

3.2 Краткое содержание разделов

1. Введение в вычислительные системы. Внутрипроцессорный параллелизм

1.1. Неймановская ЭВМ. Системы счисления и коды

Структура неймановской ЭВМ. Принципы, заложенные в неймановскую структуру. Развитие неймановской концепции.

1.2. Фиксированная и плавающая запятая

Двоично-десятичные системы счисления. Код прямого замещения. двоично-десятичный код с избытком 3. Формы представления чисел. особенности выполнения арифметических операций с плавающей запятой.

2. Сопроцессоры. Мультипроцессоры. Распределенные вычислительные системы

2.1. Булева алгебра. Аппаратная поддержка

Введение в булеву алгебру. Логические элементы, комбинационная логическая схема. Аппаратная поддержка операции сложения. Операция умножения, варианты схем умножения.

2.2. Способы ускорения арифметических операций

Ускорение операции сложения. Ускорение операции умножения. Особенности операции деления. Деление с восстановлением остатка. Деление без восстановления остатка. Ускорение операции деления.

3. Многоуровневая компьютерная организация. Развитие компьютерной архитектуры. Семейства компьютеров. Вычислительная инфраструктура СГАУ

3.1. Автоматы и их эквивалентность

Основные понятия абстрактной теории автоматов. Модели Мили и Мура. Способы представления абстрактных автоматов: табличный, графический, матричный.

3.2. Минимизация автоматов

Метод минимизации полностью определенных автоматов. Метод минимизации частично определенных автоматов..

3.3. Регулярные выражения

Язык регулярных выражений. Задание регулярных выражений в виде графов. Синтез абстрактного автомата по регулярным выражениям.

3.4. Поведенческий подход

безусловный кратный эксперимент. Процедура свертки дерева управления. условный кратный эксперимент.

3.5. Структурный синтез

Элементарные автоматы Мура. Канонический метод структурного анализа.

3.3. Темы практических занятий

1. Структурный синтез автоматов;

2. Язык регулярных выражений. Графовое представление регулярных выражений.

- Синтез абстрактного автомата по регулярным выражениям;
3. Абстрактная теория автоматов. Основные понятия. Способы представления абстрактных автоматов. Эквивалентность абстрактных автоматов;
 4. Основы построения арифметических процессоров. Машинная арифметика. Способы ускорения арифметических операций;
 5. Двоично-десятичные системы счисления. Формы представления данных в ЭВМ. Точность представления данных;
 6. Неймановская концепция и её развитие. Системы счисления и коды. Преобразование чисел. Диапазон представления чисел.

3.4. Темы лабораторных работ не предусмотрено

3.5 Консультации

Групповые консультации по разделам дисциплины (ГК)

1. Обсуждение материалов по кейсам раздела "Введение в вычислительные системы. Внутрипроцессорный параллелизм"
2. Обсуждение материалов по кейсам раздела "Многоуровневая компьютерная организация. Развитие компьютерной архитектуры. Семейства компьютеров. Вычислительная инфраструктура СГАУ"

3.6 Тематика курсовых проектов/курсовых работ Курсовой проект/ работа не предусмотрены

3.7. Соответствие разделов дисциплины и формируемых в них компетенций

Запланированные результаты обучения по дисциплине (в соответствии с разделом 1)	Коды индикаторов	Номер раздела дисциплины (в соответствии с п.3.1)			Оценочное средство (тип и наименование)
		1	2	3	
Знать:					
Основные понятия и терминологию основ теории вычислительных систем. Формы представления чисел в ЭВМ	ИД-1 _{РПК-1}	+			Контрольная работа/Основы вычислительных систем. Внутренний параллелизм процессоров
Уметь:					
Выполнять арифметические операции, понимая основы машинного представления чисел.	ИД-1 _{РПК-1}		+		Контрольная работа/Сопроцессоры. Мультипроцессоры. Распределенные вычислительные системы
Синтезировать конечные автоматы по регулярным выражениям и описывать их поведение, используя терминологию теории автоматов.	ИД-1 _{РПК-1}			+	Контрольная работа/Многоуровневая компьютерная организация. Развитие компьютерной архитектуры. Семейства компьютеров. Вычислительная инфраструктура СГАУ

4. КОМПЕТЕНТНОСТНО-ОРИЕНТИРОВАННЫЕ ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ КОНТРОЛЯ ОСВОЕНИЯ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ (ТЕКУЩИЙ КОНТРОЛЬ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНАЯ АТТЕСТАЦИЯ ПО ДИСЦИПЛИНЕ)

4.1. Текущий контроль успеваемости

7 семестр

Форма реализации: Письменная работа

1. Многоуровневая компьютерная организация. Развитие компьютерной архитектуры. Семейства компьютеров. Вычислительная инфраструктура СГАУ (Контрольная работа)
2. Основы вычислительных систем. Внутренний параллелизм процессоров (Контрольная работа)
3. Сопроцессоры. Мультипроцессоры. Распределенные вычислительные системы (Контрольная работа)

Балльно-рейтинговая структура дисциплины является приложением А.

4.2 Промежуточная аттестация по дисциплине

Зачет с оценкой (Семестр №7)

Оценка определяется в соответствии с Положением о балльно-рейтинговой системе для студентов НИУ «МЭИ» на основании семестровой и аттестационной составляющих

В диплом выставляется оценка за 7 семестр.

Примечание: Оценочные материалы по дисциплине приведены в фонде оценочных материалов ОПОП.

5. УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

5.1 Печатные и электронные издания:

1. Машинная арифметика : учебное пособие по дисциплине "Информатика" по направлениям 09.03.01 "Информатика и вычислительная техника" 12.03.01 "Приборостроение" / А. Ф. Крюков, Ю. В. Аляева, И. И. Дзегеленок, С. В. Борисова, Нац. исслед. ун-т "МЭИ" (НИУ"МЭИ"). – М. : Изд-во МЭИ, 2019. – 28 с. – Авторы указаны на обороте тит. л. – ISBN 978-5-7046-2221-5.

[http://elib.mpei.ru/elib/view.php?id=11028;](http://elib.mpei.ru/elib/view.php?id=11028)

2. Системы счисления и коды : учебное пособие по курсу "Информатика" по направлениям "Информатика и вычислительная техника" и "Приборостроение" / А. Ф. Крюков, Ю. В. Аляева, И. И. Дзегеленок, А. К. Поляков, Нац. исслед. ун-т "МЭИ" (НИУ"МЭИ"). – Москва : Изд-во МЭИ, 2019. – 56 с. – ISBN 978-5-7046-2206-2.

[http://elib.mpei.ru/elib/view.php?id=11052;](http://elib.mpei.ru/elib/view.php?id=11052)

3. В. Ф. Гузик, В. Н. Пуховский, Е. Р. Мунтян, О. А. Мунтян- "Теория цифровых автоматов", Издательство: "Южный федеральный университет", Ростов-на-Дону, 2015 - (147 с.)

[https://biblioclub.ru/index.php?page=book&id=461909;](https://biblioclub.ru/index.php?page=book&id=461909)

4. Князьков В. С., Волченская Т. В.- "Введение в теорию автоматов", (2-е изд.), Издательство: "ИНТУИТ", Москва, 2016 - (89 с.)

[https://e.lanbook.com/book/100715.](https://e.lanbook.com/book/100715)

5.2 Лицензионное и свободно распространяемое программное обеспечение:

1. СДО "Прометей";

2. Office / Российский пакет офисных программ;

3. Windows / Операционная система семейства Linux;
4. Видеоконференции (Майнд, Сберджаз, ВК и др).

5.3 Интернет-ресурсы, включая профессиональные базы данных и информационно-справочные системы:

1. ЭБС Лань - <https://e.lanbook.com/>
2. ЭБС "Университетская библиотека онлайн" - http://biblioclub.ru/index.php?page=main_ub_red
3. Научная электронная библиотека - <https://elibrary.ru/>
4. Электронная библиотека МЭИ (ЭБ МЭИ) - <http://elib.mpei.ru/login.php>

6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Тип помещения	Номер аудитории, наименование	Оснащение
Учебные аудитории для проведения лекционных занятий и текущего контроля	Ж-417/6, Белая мультимедийная студия	стол компьютерный, доска интерактивная, компьютерная сеть с выходом в Интернет, мультимедийный проектор, компьютер персональный
	Ж-417/7, Световая черная студия	стул, компьютерная сеть с выходом в Интернет, микрофон, мультимедийный проектор, экран, оборудование специализированное, компьютер персональный
Учебные аудитории для проведения практических занятий, КР и КП	Ж-417/1, Компьютерный класс ИДДО	стол преподавателя, стол компьютерный, шкаф для документов, шкаф для одежды, стол письменный, компьютерная сеть с выходом в Интернет, доска маркерная передвижная, компьютер персональный, принтер, кондиционер, стенд информационный
Учебные аудитории для проведения промежуточной аттестации	Ж-417/1, Компьютерный класс ИДДО	стол преподавателя, стол компьютерный, шкаф для документов, шкаф для одежды, стол письменный, компьютерная сеть с выходом в Интернет, доска маркерная передвижная, компьютер персональный, принтер, кондиционер, стенд информационный
Помещения для самостоятельной работы	НТБ-303, Лекционная аудитория	стол компьютерный, стул, стол письменный, вешалка для одежды, компьютерная сеть с выходом в Интернет, компьютер персональный, принтер, кондиционер
Помещения для консультирования	Ж-2006, Конференц-зал ИДДО	стол, стул, компьютер персональный, кондиционер
Помещения для хранения оборудования и учебного инвентаря	Ж-417 /2а, Помещение для инвентаря	стеллаж для хранения инвентаря, экран, указка, архивные документы, дипломные и курсовые работы студентов, канцелярский принадлежности, спортивный инвентарь, хозяйственный инвентарь, запасные комплектующие для оборудования

БАЛЛЬНО-РЕЙТИНГОВАЯ СТРУКТУРА ДИСЦИПЛИНЫ

Основы теории вычислительных систем

(название дисциплины)

7 семестр

Перечень контрольных мероприятий текущего контроля успеваемости по дисциплине:

- КМ-1 Основы вычислительных систем. Внутренний параллелизм процессоров (Контрольная работа)
- КМ-2 Сопроцессоры. Мультипроцессоры. Распределенные вычислительные системы (Контрольная работа)
- КМ-3 Многоуровневая компьютерная организация. Развитие компьютерной архитектуры. Семейства компьютеров. Вычислительная инфраструктура СГАУ (Контрольная работа)

Вид промежуточной аттестации – Зачет с оценкой.

Номер раздела	Раздел дисциплины	Индекс КМ:	КМ-1	КМ-2	КМ-3
		Неделя КМ:	4	8	12
1	Введение в вычислительные системы. Внутрипроцессорный параллелизм				
1.1	Неймановская ЭВМ. Системы счисления и коды		+		
1.2	Фиксированная и плавающая запятая		+		
2	Сопроцессоры. Мультипроцессоры. Распределенные вычислительные системы				
2.1	Булева алгебра. Аппаратная поддержка			+	
2.2	Способы ускорения арифметических операций			+	
3	Многоуровневая компьютерная организация. Развитие компьютерной архитектуры. Семейства компьютеров. Вычислительная инфраструктура СГАУ				
3.1	Автоматы и их эквивалентность				+
3.2	Минимизация автоматов				+
3.3	Регулярные выражения				+
3.4	Поведенческий подход				+
3.5	Структурный синтез				+
Вес КМ, %:			35	30	35